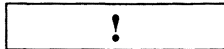
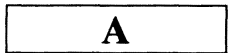


Stichwortverzeichnis



! 195
 -s.a. Output
 6502 165
 680x 165
 680xx
 -Adressierungsarten 181
 -Arbitrierung 167
 -Autovector 168
 -Befehlsatz 179
 -BERR 167
 -bus error 166-167
 -bus grant 167
 -bus grant acknowledge 167
 -bus request 167
 -Bus-Signale 163, 165, 167
 -CPU-Space 166, 168, 190
 -double bus error 167
 -DTACK 167
 -Exceptions 168-169, 171
 -Familienüberblick 162
 -function control 165
 -halt 166
 -Hochsprachenunterstützung 183
 -Interrupt Maske 169
 -interrupt stack pointer 178
 -Interrupt-Priorität 168
 -IPL0..IPL2 168
 -Lesezyklus 164
 -master mode 179
 -master stack pointer 178
 -Multiprozessorfähigkeit 185, 187, 189
 -re-run 167
 -Register-Modell 174-175, 177
 -reset 166-167
 -Reset Vector 172
 -SSP 175
 -Stackpointer 175
 -Statusregister 175-176
 -supervisor mode 165, 176, 178
 -supervisor stack pointer 175
 -trace mode 176

-user mode 165, 173, 176, 179
 -user stack pointer 175
 -USP 175
 -Vector Base Register 172
 -Vector-Table 172-173
 8259A 146
 8289A 144
 ? 195
 -s.a. Input



ACCEPT 122
 Access Environment 229
 Access Level 223, 242
 acknowledge
 -s. Empfangsquittung
 Additionstafel 263
 Address
 -Modifier 108, 149
 -Register 175
 -Strobe 164
 -Tag 30
 Address Space Table 238
 Adreßbus 119
 Adreßraum 221
 -Daten 166
 -linearer 162
 -logisch 231
 -physikalisch 231
 -Programm 166
 Adreßregister 181
 Adresse
 -effektive 178
 -Offset 231
 -relativ 231, 233
 -Seiten- 233
 Adressierung 131
 Adressierungsart 181
 Adreßumsetzung 222
 Aktionsfolge 126
 ALT 196-197
 -s.a. Prozeß, alternativer
 Antwortzeit 307
 Anwendungsprozeß 223
 Arbiter 148
 -Daisy Chain 134
 -fair 135

-logische Struktur 132
 -Optionen 151
 -Prioritäts- 135
 -verteilt 134
 -zentralisiert 132
 Arbitration 131
 -distributed self selection 136
 Arbitrierung 29, 131, 143
 -Ablauf beim VMEbus 152
 -Bus 185
 -DTB 148, 151
 AST
 -s. Address Space Table
 ATC
 -s. Translation Cache
 Auftragsverlustwahrscheinlichkeit 79
 Ausbaugrenze 84
 Ausfall 39
 -klasse 61
 -modell 57
 -profil 38
 -rate 41
 Ausfallrate 256
 Ausführungsmodell 84
 Ausführungspfad 77
 Auswahllogik 29
 availability 41



Backoff 130
 Badewannenkurve 41
 Baseline Network 30
 Basepointer 293
 Bedienzeit 79
 Befehl
 -Breakpoint 172
 -Co-Prozessor 173
 -Code 172
 -Debug 172
 -Emulator 172
 -Fetch 84
 -s.a. Instruction
 -nicht implementiert 173
 -privilegiert 177
 Befehlslänge 85-86
 Befehlsphase 25

Begleitmatrix 274
 Benutzerschutz 221
 Benutzungskonflikt 297
 Betriebssystem 155
 -Aufgaben von 74, 282
 -Auswahl von 307
 -Datenstrukturen 166
 -Echtzeit- 287
 -Exceptions 176
 -Interrupts 176, 178
 -Multiprozessorfähigkeit 309
 -Multitasking- 70
 -Schichtenmodell 279
 -Stack 176
 -Zugriffsrecht 186
 BHE 143
 Binary-n-Cube 32
 Block Tag 93
 Blockierung 30, 302
 BMAC 239
 Bootstrap
 -s. Urladeprogramm
 bottleneck 26
 bounded set approach 54
 BP 293
 BPRN* 143
 BPRO* 143
 BTRF
 -s. bus traffic reduction factor
 Bus 164
 -Belegung 81, 109
 -Belegungsverfahren 128
 -Controller 151
 -Interrupter 155
 -Request Level 151
 -Transaktion 132
 -Zyklus 145
 bus traffic reduction factor 109
 Bus Zyklus 227
 Busprotokoll 120
 Busverkehr 105
 -extern 81
 -Reduktion des 109
 BUSY/FREE 129
 Buszyklus 120
 -abgeschlossen 121
 -asynchron 121

-read-modify-write 244
-synchron 121

C

C004
-s. Kreuzschienenverteiler
CAAR 179
Cache
- Bus Watch Controller 103
-Adresse 93
-assoziativ 99
-Auslegung 96
-Block in Page Number 94
-Block Ownership 105
-Block Tag 93, 95
-Blockgröße 112
-Blockzustände 104
-Burst Übertragung 114
-Copy Back 114
-Dimensionierung 111, 113
-direct mapped 93, 95, 99
-Effekt der Blockgröße 113
-Effekt der Kohärenzstrategie 113
-Effekt der Set-Assoziativität 114
-Ersetzungstrategie 112
-Hit 95-96
-Hitrate 109
-in Mikroprozessoren 114
-Index 93
-inhibit 243
-Instruction only 102
-invalidieren 101
-Kohärenz 102-103, 243
-logischer 97
-Miss 95-96
-Nachladestrategie 112
-Nachteile 98
-Page 98
-Page Number 94
-Performance 109
-physikalischer 96
-s.a. Rootpointer Cache
-Schreibzugriff 95
-Set assoziativer 99, 101
-Snooping Controller 103
-Software-Einflüsse 96
-Softwareprobleme 97
-Tiefe 112
-VMEbus 107
-Write Back 96, 110
-Write Once 104
-Write Thru 96, 103, 110
CACR 179
CAL 228
-s.a. Access Level
Call Gate 224
CALLM 225
CAM 99, 240
-s. content addressable memory

Capability 228
-Software 230
carrier sense 129
CAS 188
CI
-s. Cache inhibit
CISC
-s. Instruction Set
CM 89
CMMU 104
Co-Prozessor 189
Codegenerierung 264
Codewort 58
Codewort-Raum 260
Collision Detection 129-130
Commander 124, 150
-Auswahlverfahren 129
Common Memory 89
Compare-And-Swap 188
Condition-Code 176
-s.a. User-Byte
Consumer 301
content addressable memory 99
Contention 128
-Avoidance 130
-Resolution 131
Context Switch 241
Coprozessor 308
-MC68851 PMMU 240
coverage 48, 54
CPU-Space-Zyklus 225
critical region 298
CRP
-s. Rootpointer CPU
CSMA/CD 129
CSP 194
Cube 32
Current Process 291

D

Daisy Chain 134, 143, 151
damage confinement 48
data acknowledge 164
data flag 200
data strobe 164
Daten
-global/lokal/statisch 88
Datenblock 93
Datenbus 119
Datenformat 175
Datenpaket 29
Datenregister 175
Datenstruktur
-FIFO-Puffer 183
-global 185
-Liste 183
-Stack 183
-Zugriffssynchronisation 185
Datentyp 183
Deadlock 77, 302

Debug 176
Defekt 39
Dekoderentwurf 273
Dekodiergleichung 275
Dekodiermatrix 260
Dekodierung 259, 266
demand paging 249
dependability 47
Descriptor 238
-invalid 253
-Typ 242
DFC 177
DIN 44300 279
dispatch 287
Dispatcher 208, 291
Distanzwert 181
Distributed Interrupt Handler System 156
Dormant List 289
DRP
-s. Rootpointer DMA
DT
-s. Descriptor Typ
DTB 148

E

ea 178
Echtzeit 20, 284
Echtzeitsystem 135
Echtzeituhr 21
Eingangsstelle 75
Einprozessorsystem 33
Elementaraktion 120
Empfangsbereitschaft 199
Empfangsquittung 201
Encoderentwurf 273
Entfernung 31
Epilog 293
Erneuerungsprozeß 52
error 39
-compensation 49
-correction 49
-passivation 50
-processing 48
-recovery 48-49
Ersatzkomponente 54
Ersetzungsstrategie 249
Ethernet 32
Evaluation Stack 205
Event 305
Eventflag 304
Exception
-s.a. 680xx
-address error 172
-bus error 172
-CHK 173
-Co-Prozessor 174
-Format 174
-illegal instruction 172
-s.a. Interrupt
-Line-F-Emulator 173
-privilege violation 173
-Trace 174, 176, 178

-TRAP, TRAPV 173
-Typ 172
-ZERO DMDE 173
execute 25

F

failure 39
fault 39
-avoidance 47
-masking 49
-tolerance 47
FC0..FC2 166
Fehler 39
-behebung 49
-Ein-/Mehr-Bit- 260
-fortpflanzung 48
-kompensation 49
-korrektur 49
-maskierung 49
-toleranz 38, 47, 50
-vermeidung 47
Fehleranalyse 275
Fehlertoleranz 255
Fehlervektor 267
Fernwirktechnik 17
Fertigungszelle 17
fetch 25
FIFO 249, 290
-Warteschlange 199
Flußkontrolle 201
Folgebedingung 75
Folgestelle 75
Folgezustand 136
FOO 184
Fork 70
Format Error 227
Freispeicher 297
Frühausfälle 41
function code 166
Funktions-Code 223
Funktionsabstraktion 81

G

Galois Feld 261-262
GANTT Diagramm 73
Gate Page 243
gegenseitiger Ausschuß 298
Generatormatrix 260, 264
Gleichzeitigkeit 284
Globalspeicher 88
Globalzeit 21
GM 88
Grad eines Knotens 31
Grant 132
Granularität 22
-Speicher 236
Gültigkeit 21

H

Hamming-Distanz 259
handshake
-fully interlocked 122
Hardware-Kontext 291,
293
HELIOS 230
Hierarchischer Schutz 223
Hitrate 87, 109
-ATC 241
Hypercube 32

I

I-Register 206
I2C 16
IAL 226
-s.a. Access Level
iAPX432 228
IDT79R2020
-Write Buffer Controller
111
IEC 821 147
IEEE P1014 147
IF 196
-s.a. Prozeß, bedingter
impairment 39
Indexgrenze 242
Indexregister 181
Information
-Quelle/Senke 120, 124
Informationsfeld 120
Informationsschutz 221
Informationssymbol 259
Informationsübertragung
259
-Phasen der 131
Input 195
INPUT MESSAGE 212
Instruction
-Abort Continuation
Restart 252
-s.a. Befehl
-bit field 180, 182
-s.a. Exception
-illegal 172
-Line-F 173, 189
-MOVES 177
Instruction Set
-Very Complex 228
-complex 161
-reduced 193
Interprozeßkommunikation
211, 305
Interprozessorkommunikation
89
Interrupt
-uninitialized 174
-Acknowledge Zyklus 168,
174
-Autovector 174
-Bus Vectored 146
-Handler 148, 154-155

-Latenz Zeit 307
-Non Bus Vectored 145
-spurious 174
-State 178
-user interrupt vector 174
-vector table 168
-Vektor 146
-Vektor Nummer 168
-vektoriert 168
-Vektorregister 174
Interrupt Mode 179
Interrupter 148, 155
inverse Matrix 265
iPSC/2 32
irreduzibel 262
ISDN 17
ISP 178

J

Join 70

K

Kanal 194, 199
-Protokoll 218
Kapazität der Stelle 75
Klardauer 44
Klassifikation nach Flynn
23
Kodiergleichung 265, 274
Kodierungstheorie 255
Kollision 79, 130
-s. Collision Detection
Kommunikation 34, 285
-by value/by reference 34
-Interprozeß- 211
-nächste Nachbar- 203
-synchron 199
-über Links 213
Kompatibilität
-Objekt-Code 163
-Software 163
Konsistenz 34
-Hardware-Betriebssystem
280
Kontext 238, 291
-s.a. Context Switch
Kontext Switch 98, 101
Kontext Switch Zeit 307
Kontrollbus 119
Kontrollfluß 22
Kontrollprozessor 24-25,
33
Kontrollstruktur 120
Koordinator 281
Kopfeizer 289
Kopplung
-lose/enge/schwache/
starke 33
Korrektheit 21
Kreuzschienenverteiler
28, 204

Kritischer Abschnitt 297-
298

L

Lastgrenze 79
latent 40
least recently used 241
Lebensdauer 43
Leistung, relativ 82
Leistungssteigerung
-durch Cache Speicher 87
-durch Lokalspeicher 88
-Maßnahmen zur 87
Leitrechner 17
Lesezyklus 124
Limit Field 242
LINK 183, 213
-s. Transputer Link
Link Adaptor 204
Liste 184, 186-187
Listenordnung 290
LM 88
Lock 186
Lokalität von Programmen
246
Lokalspeicher 88
LRU 100-101, 241, 249
-s.a. least recently used

M

Mail 305
Mailbox 305
maintenance 47, 50
Markierung 75
Markov Modell 52
Master 26, 124, 128, 143
Matrixinversion 266
MC68030 237
MC680xx
-s. 680xx
MC68153 155
MC68154 155
MC68155 155
MC68172 151
MC68174 151
MC68175 151
MC88200 104
MDT 44
mean
-down time 44
-time to failure 43
-up time 44
Mehrheitsentscheider
-s. Voter
Memory
-Content addressable 240
Memory Management Unit
96
MFLOP 32
mikrosynchron 271
MIMD 24, 29, 33

MISD 25
MISS 100
MMU 96-97, 308
-MC68451 238
Modellierung 80
Modul 53, 225
Module 124
MSDOS 280
MSP 178
MTTF 43, 257
MULTIBUS I 134, 141
-Arbitrierung 143
MULTIBUS II 136
multiple access 129
multiplexen von Prozessoren
285
Multiplikationstafel 263
Multiportspeicher 29
Multiprozessorsystem 203
-homogen/inhomogen 33
-symmetrisch/asymmetrisch
33
Multitasking 68, 70, 74,
221, 241
Multitaskingsystem 98
Multitransputersystem
-Topologie 203
MUT 44
Mutex 299
mutual exclusion 298, 302

N

Nachricht 305
Nachrichtenraum 260
NCUBE 33
Nebenläufigkeitsverhalten
74
Netzwerk
-lokales 129
-statisch 31
Next Instruction Pointer
206
NMR 51
non cacheable 102
NOT VALID 121-122
NOTACK 122

O

Objektservice 230
OCCAM 194
Offset 232
Oktett 200
Operand
-Byte, Wort, Langwort 180
-Größe 181
-Quell/Ziel 175
Operandentransfer 84
Operation
-atomar/unteilbar 297
Operationsprinzip 22
Output 195

OUTPUT MESSAGE 212

P

P(S) 299
 P1014 147
 P796 141
 -s.a. MULTIBUS I
 Page
 -clean dirty 248
 -descriptor 236
 -frame number 233
 -shared 249
 -Size 98, 233
 Page Fault 247, 249
 -Behandlung von 250
 paged memory management 226
 Pagetable 233
 Pagetable-Pointer 233
 Paging 246
 PAR 195, 197
 -s.a. Prozeß, paralleler
 Parallelbus 119
 Parallelisierbarkeit 69-71, 215
 Parallelismus
 -explizit/implizit 22
 Parallelität
 -maximale 71, 73
 Parallelverarbeitung
 -mit Transputern 214
 Parität
 -Prüfmatrix 266
 -Prüfung 275
 PASCAL 183
 PCB 286, 290, 292
 Permit 229
 Petri-Netze 52
 Petrinetz 75
 Pipeline 25, 85
 PLACED PAR 217
 PMMU 227
 -68851 226
 -MC68851 237, 244, 252
 PMOVE 242
 Pointer 34, 181
 Polling 27
 Polynom 262
 Pool 296
 Poolelement 296
 Portierung 280
 Präzedenz 72
 Präzedenzgraph 72
 Preemption 287, 291, 303
 prefetch 85
 PRI
 -s. Arbitr Optionen
 Primärspeicher 222, 247-248
 Priorität 137, 287, 290
 Prioritätsbus 137
 Prioritätsencoder 133
 Prioritätsnetzwerk 136

Priority Interrupt 154
 Privatspeicher 88
 privileged violation 165, 177
 -s.a. Exception
 Privileg 286
 privilegiert 165, 176, 223
 processing element 33
 Producer 301
 Programmiermodell 162, 205
 Programmschutz 221
 Prolog 293
 Protection
 -Attribut 236
 -Ring 224
 Protokoll
 -advanced Read/Write 127
 -Read/Write 125
 -Readpulse/Writepulse 125
 -Valid/Request 127
 Prozedur 183-185
 Prozeduraufruf 292
 Prozedurdeklaration 216
 Prozeß 194, 238, 281, 285
 -alternativer 196-197
 -bedingter 196, 198
 -Erzeugung 289
 -kommunikationsbereit 212
 -kommunizierend 194
 -Komponenten- 198
 -Kontrollblock 208
 -parallele 195, 284
 -paralleler 196
 -primitiv 195
 -priorisiert, vorrangig, nachrangig 209
 -Priorität 289
 -replizierter 198
 -sequentieller 195-196
 -Software- 194
 -terminieren 197
 -wiederholter 196, 198
 -Zustand 208
 Prozeß-Image 286, 290
 Prozeßdefinition 285
 Prozeßkennung 289
 Prozeßkontext 286
 Prozeßkontrollblock 286, 289, 304
 Prozessorsegment 269
 Prozeßsynchronisation 297
 Prozeßverwaltung 208, 285
 Prozeßwechsel 210, 297
 Prozeßzustand 286
 Pseudocode 67
 PUT 121

Q

Qualität 45

Queue 199
Quota 286**R**

RAL 242, 244
 -s.a. Access Level
 READ 122
 Read Modify Write 145, 153, 186, 188
 Ready Queue 289
 Ready-List 291
 Real Time 20
 Realspeicher 97, 231
 Realtime
 -Anwendung 73
 Realtimesystem 68
 Rechtzeitigkeit 21
 Redundanz 38, 47, 50, 54, 58, 72, 259
 Register
 -alternate function code 177
 -cache 179
 -Konfigurations- 243
 -Translation Control 237
 -vector base 177
 regulär 265
 Rekonfiguration 28, 49
 reliability 41
 relinquish 296
 Rendezvous 199
 REP
 -s. ALT, IF, PAR, SEQ
 -s. Replikator
 Reparaturdauer
 -s. Reparaturrate
 Reparaturrate 258
 Replikation 34
 Replikator 198
 Request 132
 Requester 134, 148
 -Optionen 152
 Responder 124, 150
 Ressourcenzähler 301
 Restpolynom 263
 Ringe 223
 RISC 193, 308
 RMC
 -s. Buszyklus, read-modify-write
 RMW 145, 153
 Rootpointer 235, 238
 -Cache 241
 -CPU DMA Supervisor 241
 ROR
 -s. Requester Optionen
 round robin 135-136
 Router 203
 RRS
 -s. Arbitr Optionen
 RWD
 -s. Requester Optionen

S

Sättigungsbedingung 83
 Schaltwerk 135
 Schedule
 -Länge des 73
 Scheduler 208, 290
 Scheduling 73
 -round robin 135
 Schnittmenge 70
 Schreibzyklus 124
 -gepuffert 110
 -ungepuffert 110
 Schutzmaßnahme 280
 SCSI 158
 Segment
 -Adresse 232
 -Basisadresse 232
 -Register 232
 -Übersetzung 238
 Segmentregister 162
 Segmenttabelle 97
 Seitennummer 233
 Seitenübersetzung 239
 Seitenumsetzung
 -einstufig 233
 -mehrstufig 235
 Sekundärspeicher 247-248
 Semantik
 -OCCAM Channel 201
 Semaphor 145, 186, 298
 -binär/zählend 301
 -Warteschlange 300
 Semaphorepool 300
 semisynchron 122
 Sendebereitschaft 199
 Sensor 281
 SEQ 195-196
 -s.a. Prozeß, sequentieller
 Server 230
 SFC 177
 SGL
 -s. Arbitr Optionen
 shared bus 26-27
 SIGNAL 300
 SIMD 24, 28
 Single Interrupt Handler
 System 155
 SISD 24
 SKIP 198
 Slave 26, 124
 Snoop Bus 103
 Snooping 103
 Software
 -modular 281
 Software Prozeß 97
 Spätausfälle 41
 Speed Up 84
 Speicher
 -gemeinsamer 33
 -inhaltsadressiert 99
 -virtuell 245
 Speichergranularität 98
 Speichermodul 269
 Speicherschutz 221

-effektiv 244
 Speicherseite 60, 233
 Speicherverwaltung 222
 Speicherzugriffszeit
 -effektiv 109
 SRP
 -s. Rootpointer Supervisor
 Stack
 -bottom of 184
 -frame 184
 Stackpointer 175, 183, 292
 -s.a. 680xx
 Stapelbetrieb 15
 Startbedingung 75
 Startbit 200
 Starvation 135
 Statusregister 178, 227
 Stelle 75
 Stopbit 200
 Störung 39-40
 Störwirkungsbegrenzung 223
 suspend 296
 Symbol
 -Code 259
 -Informations- 259
 Synapse Protocol 105
 synchron 122
 -arbeiten 270
 Synchronisation 22, 69, 285, 298
 -von Tasks 74
 Synchronisationsprotokoll
 -Konversion 123
 Synchronisationspunkt 70
 Synchronisationsvariable 186
 Syndrom 275
 -s.a. Syndrom-Raum
 -Vektor 267
 Syndrom-Raum 261
 System
 -modell 38
 -modellierung 51, 53
 -unzulänglichkeit 38-39
 System Service 200
 System-Byte 175-176
 -s.a. User-Byte

T

Tablewalk 243
 Tag 30
 Tag Ram 99, 101
 Taktgeber
 -fehlertolerant 272
 TAS 186

Task 285
 -Asynchronität 74
 -konkurrierend 68
 -kooperierend 68
 -nebenläufig 68
 -vertauschbar 71
 Task Alias 241
 Taskkontrollblock 286
 Taskpaar 72
 Taxonomie 22
 TCB 286, 293
 TCBALL 289
 TCBHD 289
 TCBREADY 289
 TDS II
 -s. Transputer Development System
 Telefax 18
 Telematik 17
 TEMEX 17
 Test-And-Set 186, 301
 Timeout 306
 -Bus 167
 Timer 211, 306
 Timerauftrag 306
 Timerliste 209
 Timesharing 15, 285
 TLB
 -s. Translation Look Aside Buffer
 TMR 49, 256
 Token Passing 130
 Tomograph 18
 Topologie 31
 Trajektorie 303
 Transfer 131
 transfer request 144
 transfer resistor 194
 Transistor 194
 Transition 75
 -tote 77
 Translation
 -Cache 239
 -Look Aside Buffer 239
 -not valid 252
 Transputer 230
 -BootFromLink 201
 -Development System 204
 -erweiterte Befehle 206
 -Funktionsblöcke 200
 -Grundaufbau 200
 -Grundbefehle 206
 -Link 200
 -Multiprozessoren mit 202
 -Programmiermodell 205
 -Prozessorarchitektur 205
 -s.a. Prozeßverwaltung
 -Software-Entwicklungsrechner 204

-urladen 201
 -variable Topologie 204

U

Überdeckungsfaktor 48
 Übergangsbedingung 136
 Überlebenswahrscheinlichkeit 41
 Übertragungsfehler 201
 Übertragungsrecht 27
 Unklardauer 44
 UNLK 183
 Untermatrix 264
 Urladeprogramm 201
 User-Byte 175-176
 -s.a. System-Byte

V

V(S) 299
 VALID 121
 Validator 230
 VBR 177
 Verarbeitungselement 24-25, 33
 Verbindungskante 31
 Verbindungsnetzwerk 26
 Verfügbarkeit 41, 44, 46
 Verkehrstheorie 79
 Vermittlungsnetzwerk 29
 Virtual Memory
 -Hardware-Voraussetzungen 252
 -Memory Manager 247
 -Paged 248
 virtueller Rechner 281
 virtueller Speicher 222
 VMA 165
 VMEbus 147
 -Arbiter 151
 -Aufbautechnik 156
 -extended 148
 -funktionelle Struktur 148
 -Lesezyklus 150
 von Neumann 22
 Voter 256
 VPA 165
 VRTX32 309

W

WAIT 299
 Wait State 123
 wait-for-Graph 302

WAL 244
 -s. Access Level
 Wartegrund 288
 Warteschlange 299
 Wartezeit 26, 79
 Wartezustand 298
 Wartung 47, 50
 Watchdog 167
 WHILE 196
 -s.a. Prozeß, wiederholter
 Working Set 246
 Workspace 205, 208
 worst case 20
 -interrupt turn off 308
 WP 237, 244
 -s.a. write protect
 Write Back Cache 96
 Write Buffer Controller 111
 write protect 237
 Write Thru Cache 96

Z

Zahlenkörper
 -s. Galois Feld
 Zeitdienst 306
 Zeitliste 211
 zeitmultiplex 27
 Zeitscheibe 27, 211
 Zeitscheibenverfahren 130
 Zeitschlitz 130
 Zeitsteuerung 306
 Zerlegungskriterium 68
 Zieladresse 30
 Zugriff
 -statistisch 27
 Zugriffsrecht 130
 Zugriffsversuch
 -illegal 227
 Zündbedingung 75-76
 Zustand
 -fehlerhaft 40
 -Übergangsdiagramm 135
 Zustandsautomat
 -endlicher 135
 Zustandsübergang 40, 287
 Zustandsverwaltung 288
 Zuteilungsregel 26
 Zuverlässigkeit 38, 41, 256
 Zuverlässigkeitsbewertung 51
 Zuweisung 195
 Zyklus
 -Scheduler- 292
 Zykluszeit 110